# PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2000015742 A

(43) Date of publication of application: 18.01.00

(51) Int. CI

B32B 15/08 H05K 3/20

(21) Application number: 10186556

(22) Date of filing: 01.07.98

(71) Applicant:

HITACHI METALS LTD

(72) Inventor:

OKIKAWA SUSUMU

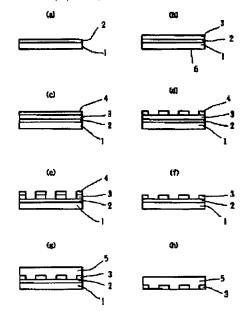
## (54) COMPOSITE MATERIAL FOR TRANSFER METHOD AND ITS PRODUCTION

## (57) Abstract:

PROBLEM TO BE SOLVED: To provide a composite material for a transfer method for obtaining a semiconductor package having a wiring part substantially free from a pinhole by using the transfer method, and a method for producing the same.

SOLUTION: In a composite material wherein a carrier material 1, a barrier material 2 and a wiring forming material 3 are laminated and bonded, the wiring forming material 3 does not generate a flaw such as a pinhole in a wiring part by using the composite material for a transfer method being a rolled foil. The composite material 6 for the transfer method is produced by a method for bonding a strip material wherein the carrier material 1 and the barrier material 2 are laminated and the wiring forming material 2 under pressure to form a composite strip or a method subjecting the bonding surfaces of the barrier material 2 and the wiring forming material 3 to ion etching to laminate and bond both materials by rolling.

# COPYRIGHT: (C)2000,JPO



(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

特開2000-15742

(P2000-15742A)

(43)公開日 平成12年1月18日(2000.1.18)

(51) Int.Cl.7

識別記号

FΙ

テーマコート\*(参考)

B32B 15/08

H05K 3/20

B 3 2 B 15/08

J 4F100

H05K 3/20

A 5E343

審査請求 未請求 請求項の数5 OL (全 5 頁)

(21)出願番号

特願平10-186556

(71)出題人 000005083

日立金属株式会社

東京都港区芝浦一丁目2番1号

(22)出顧日

平成10年7月1日(1998.7.1)

(72)発明者 沖川 進

島根県安来市安来町2107番地2 日立金属

株式会社冶金研究所内

Fターム(参考) 4F100 AB16 AB17 AB25 AB33C

AROOB ATOOA BAO3 BAO7 BA10A BA10C EC012 EH012 EH662 EH712 EJ152 EJ172

EJ642 GB43 JD01B JL02 5E343 BB44 BB67 CC78 DD32 DD54

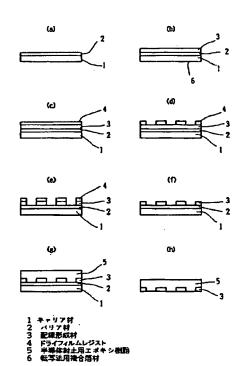
DD56 DD59 ER18 CG20

# (54) 【発明の名称】 転写法用複合材およびその製造方法

## (57) 【要約】

【課題】 転写法を用いて、実質的にピンホールの無い 配線部を有する半導体パッケージ用転写法用複合材およ びその製造方法を提供する。

【解決手段】 キャリア材とパリア材と配線形成材とが、積層接合された複合材であって、前記配線形成材は 圧延箔である転写法用複合材を用いることで、配線部に はピンホール等の欠陥は発生しない。また、本発明の転 写法用複合材の製造方法としては、キャリア材とパリア 材を積層した帯材と、配線形成材とを圧着して複合帯と する転写法用複合材の製造方法や、パリア材と配線形成 材の接合面がイオンエッチングされた後、圧延により積 層接合する転写法用複合材の製造方法である。



#### 【特許請求の範囲】

【請求項1】 キャリア材とバリア材と配線形成材と が、積層接合された複合材であって、前記配線形成材は 圧延箔であることを特徴とする転写法用複合材。

【請求項2】 キャリア材とパリア材を積層した帯材と、配線形成材とを圧着して複合帯とすることを特徴とする転写法用複合材の製造方法。

【請求項3】 配線形成材とパリア材を積層した帯材 / と、キャリア材とを圧着して複合帯とすることを特徴とする転写法用複合材の製造方法。

【請求項4】 パリア材と配線形成材の接合面のいずれか一方または両方を活性化処理した後、圧延により積層接合することを特徴とする転写法用複合材の製造方法。

【請求項5】 キャリア材とバリア材を積層した帯材の 該バリア材と配線形成材の接合面のいずれか一方または 両方を活性化処理した後、圧延により積層接合すること を特徴とする転写法用複合材の製造方法。

## 【発明の詳細な説明】

[0001]

【発明が属する技術分野】本発明は、半導体パッケージ になど用いられる転写用複合材およびその製造方法に関 するものである。

## [0002]

【従来の技術】近年、マルチメディア機器のデジタル化や、携帯機器の急増によって半導体パッケージに用いられる配線幅も狭ビッチ化が求めれてきた。この問題に対して、配線部の銅箔の厚みを5~18μm程度以下に薄くすることで対応する試みがなされている。しかしながら、数μmの厚さの銅箔を用いる場合、ハンドリング性の問題があり、剛性を付与するために、例えばアルミニウムのキャリア材を貼りつける方法が提案されているが、このような単純な二層構造では、キャリア材自身の厚みを厚くする必要があり、キャリア材の除去を行う際にエッチング斑を生じる易いという問題がある。

【0003】これに対して、最近、半導体パッケージに配線パターンを形成する方法として、特開平8-293510号で開示される転写法と呼ばれる技術が注目を集めている。この転写法と呼ばれる代表的な一例としては、図2(a)~(f)に示すように、キャリア材

(1) としての電解銅箔をカソードとして、パリア材

(2) としてのNiメッキ層を形成した後、ドライフィルムレジスト(4)をラミネートし、露光、現像によって所望のするレジストパターンを形成し、配線部形成材

(3) として硫酸銅メッキを施し水酸化カリウム溶液を用いてレジストを剥離し、銅配線パターンが形成された三層構造の転写法用箔材(6)を得る。次に、該転写法用箔材(6)を金型にセットし、半導体封止用エポキシ樹脂(5)へ銅配線パターン側を転写し、キャリア材及びパリア材を選択エッチを施し、転写された銅配線パターンのみを残留させることができるものである。

【0004】この転写法においても、厚さ5~18μm 程度以下の配線形成材を用いた場合、ハンドリング性に 問題があるので、キャリア材を剛性を付与するために用 る。また、バリア材は、キャリア材をエッチングで除去 する際において、配線形成材にエッチング溶液を到達さ せないために用いられ、また逆に、配線形成材をエッチ ング溶液で配線パターニングを行う際に、エッチング溶 液をキャリア材まで到達させないために用いられる。そ のため、バリア材は、キャリア材および配線形成材とエ ッチング条件の異なる金属である必要がある。また、配 線形成材は、エッチングによって配線となるため、ピン ホールなどの欠陥がないことが求められる。上述した転 写法を用いれば、ハンドリングが容易で、半導体封止用 エポキシ樹脂に転写された配線の銅箔には、キャリア材 のみを選択エッチで除去後、パリア材のみを選択エッチ で除去するため、エッチング斑ができにくい方法として 優れている。

#### [0005]

【発明が解決しようとする課題】しかしながら、上述の特開平8-293510号では、配線部の銅箔はメッキ法によって単純に積層形成しているため、多数のピンホールを生じ配線の欠陥を生じ易いといった問題がある。特に、現在、配線部に求められてきている5~18 $\mu$ m程度以下の厚さの銅箔では、数 $\mu$ mのピンホールの存在も配線の欠けや断線などの原因となり、信号の遅延られている狭ビッチの配線幅は40 $\mu$ m程度で、その1 $\ell$ 3の幅が欠け許容の目安となるが、今後はさらに狭ビッチの配線が求められるため、配線形成材にはピンホールなの配線が求められるため、配線形成材にはピンホールなどの欠陥を実質的にピンホールの無い配線部を有する半導体パッケージ用転写法用複合材およびその製造方法を提供することである。

### [0006]

【課題を解決するための手段】本発明者は、前述の問題を検討し、配線部に圧延箔を用いることでピンホールの発生を無くすことができることを見いだし本発明に到達した。すなわち本発明は、キャリア材とパリア材と配線形成材とが、積層接合された複合箔材であって、前記配線形成材は圧延箔である転写法用複合材である。

【0007】本発明の製造方法としては、キャリア材と パリア材を積層した帯材と、配線形成材とを圧着して複 合帯とする転写法用複合材の製造方法である。また、配 線形成材とパリア材を積層した帯材と、キャリア材とを 圧着して複合帯とする転写法用複合材の製造方法である。

【0008】また、バリア材と配線形成材の接合面のいずれか一方または両方を活性化処理した後、圧延により 積層接合する転写法用複合材の製造方法である。また、 キャリア材とバリア材を積層した帯材の該バリア材と配 線形成材の接合面のいずれか一方または両方を活性化処理した後、圧延により積層接合する転写法用複合材の製造方法である。

#### [0009]

【発明の実施の形態】以下に、本発明を詳しく説明する。先ず、本発明は上述した転写法用複合材であるため、キャリア材とパリア材と配線形成材の複合構造をなす。上述したように、厚さ5~18μmの配線形成材はハンドリング性に問題があるので、キャリア材は剛性を付与するために用いられる。また、キャリア材もエッチングによって除去されることから、できる限り厚みは薄い方が好ましく。そのため、キャリア材の厚みとしては15~35μm程度の厚みであることが好ましく、材質としては無酸素銅箔、タフピッチ銅箔や、電解銅箔などを用いると良い。

【OO10】次に、パリア材は、キャリア材をエッチングで除去する時と、配線形成材をエッチング溶液で配線パターニングを行う時に、エッチング溶液を反対面側まで到達させないために用いられるものであるため、パリア材は、キャリア材および配線形成材とエッチング条件の異なる金属である必要がある。具体的には、たとえば配線形成材とキャリア材が無酸素銅である場合、パリア材は、ニッケル、金、ハンダ等の金属層を湿式や乾式のメッキ法や、金属箔で形成すると良い。また、パリア材もパリアとしての役割を終えるとエッチングによって除去されるため、パリア材の厚みは薄いほど好ましく、 $O.1 \sim O.5 \mu m程度の厚みであれば良い。$ 

【〇〇11】次に、配線形成材は、エッチングによって配線となるため、ピンホールなどの欠陥がないことが求められる。そのため、本発明の複合箔材の重要な特徴は、配線形成材が圧延箔であることである。具体的には、配線形成材の素材として圧延箔を用いた場合などもまっ。圧延箔を用いる最大の利点は、ピンホールなどの欠陥部分は実質的に無くすことができるため、狭ビッチの微小配線には特に好適である。また、圧延箔は、機械的特性に優れているため、たとえば、配線の一部をはが加工する場合や、帯材として連続して製造する場合に特に有効である。また、配線形成材に用いる材質は無酸素鋼箔、タフピッチ鋼箔や、電解鋼箔などを用いると良い。

【〇〇12】本発明において、バリア村は、キャリア村にバリア村を湿式や乾式のメッキ法で積層したり、バリア村金属箔を圧着で形成することで積層接合することができる。また、キャリア村とバリア村とを積層して帯村とする場合、乾式のスパッタ法や湿式の電解メッキや無電解メッキで形成できる。前述の湿式のメッキ法によってバリア村を形成する場合、バリア村形成面の反対面のキャリア村表面にメッキを形成させないように、フィルムやレジストを貼れば良い。

【0013】また、帯材とする場合の別の手法として、

パリア材を金属箔として準備しキャリア材と圧着しても良く、金属箔を用いた場合の圧着には、キャリア材とパリア材金属箔の一方または両方の接合面をイオンエッチングなどで活性化処理した後、圧延ロールなどで圧着して積層することが好ましい。また、キャリア材とパリア材を積層し帯材とすると、従来のメッキ法では積層に時間がかかる、たとえば400mmを超えるような広幅の複合帯材を短時間で得ることができるという利点もある。上述した積層方法を用いて、配線形成材にパリア材を形成し、その後、キャリア材と接合しても良いことがましいが、配線形成材は厚みが薄く、ハンドリング性に問題があるので、パリア材の形成は、キャリア材に行うことが好ましい。

【〇〇14】また、本発明では、バリア材と配線形成材 の接合面の一方または両方を活性化処理した後に圧延に より積層接合することが好ましく、活性化処理後、真空 中で低圧下率で冷間圧延接合させたものは圧着も良好 で、接合界面の平坦度も良い。本発明では、バリア材と 配線形成材の接合面を活性化処理する方法として、イオ ンエッチングなどがあり、たとえば安定したグロー放電 で、連続的にエッチングできるものとして、1~50M HZの高周波電源を用いたマグネトロンスパッタ法を採 用できる。具体的には、たとえばエッチング室と圧延室 とを有し、さらに前記エッチング室と圧延室にはそれぞ れ真空ポンプを設けた構造の金属箔の真空圧着装置にお いて、エッチングを施す際には、エッチング室内を1× 10マイナス4乗Torr以下に減圧し、たとえばアル ゴンガスを導入し10マイナス1乗~10マイナス4乗 Torr台のアルゴンガス雰囲気とすれば、圧延室との 間に高周波を通電すれば、エッチング室内にプラズマが 発生し、バリア材と配線形成材との接合面の一方または 両方を活性化できる。また、導入するガスとして、上記 のアルゴンガスの他、ネオン、ヘリウム、クリプトン、 キセノン、ラドンおよび水素や水素とアルゴンの混合ガ スなどのガスを用いることができる。

【〇〇15】また本発明では、たとえば物理/化学的手法でエッチングできる、反応性イオンエッチングなどができる、反応性イオンエッチングなどのでパリア材と配線形成材との接合面の活性化を行う場合、たとえば反応性イオンエッチングで接合面表面に形成され、圧着の時に有害となる酸化層除去などの特理の除去には、通常のアルゴンガスを用いた物理的的において著しい効果を生ずるため有効である。本発明であるため、エッチングの高速明であるには、たとえばCF4+H2、C2F6などのガスとをはいれば良い。また、本発明のイオンエッチングで、さらに記述化をおこなうためには、たとえば、接合面表に形成された物質のうち、たとえばマグネトロンスパッタ

法で除去するには時間のかかる物質を、反応性イオンエッチングで高速で除去した後、マグネトロンスパッタ法を組合せることで、接合面の清浄化が極めて良好で、かつ高速で活性化することができるため、特に有効である。

【〇〇16】また、本発明では、接合面が上述の方法な どを用いて活性化処理した後、圧延により積層接合され る。本発明の圧延としては、活性化処理後、冷間で圧延 を行うのが好ましい。本発明で言う冷間とは、常温~変 態点以下までの温度を含うが、変態点の無い材料を用い る場合は、再結晶温度以下とし、さらに、バリア材とキ ャリア材や配線形成材の熱膨張係数に大きな差異がある 場合は、常温~100℃の範囲内で圧延を施すことが望 ましい。また、圧下率としては、圧延で厚みの調整を行 う場合は、最大でも60%までとする必要がある。これ は60%を超えると、キャリア材が破断するためであ る。好ましくは40%以下である。また、キャリア材や 配線形成材の厚さが、それぞれ求められる程度の厚みに 予め加工が施されている場合は、O. 1~1%程度の低 圧下率で十分な接合強度を付与することができ、かつ界 面の平坦度も良好となる。

【OO17】以下に、本発明の転写法用複合箔材の製造 工程の一例を詳述する。先ず、キャリア材として無酸素 銅の圧延箔(1)とパリア材としてのニッケル電解箔

(2)を用意し、図3に示す複合箔材製造装置(16)の圧延室(14)内の金属箔巻き出しコイル(7)としてそれぞれセットされ、真空ポンプ(13)によって真空とされる。次に、巻き出しコイル(7)から巻き出された金属箔(8)は、エッチング室(15)内に設置された接合面活性装置(10)で、たとえばマグネトロンスパッタ法や、反応性イオンエッチング法などで接合面の活性化処理を施され、圧延ロール(11)によって圧着され、積層接合された複合箔材(12)は、複合箔巻き取りコイル(9)により巻き取られ、キャリア材

(1) とパリア材 (2) の接合が終了し、複合帯材となる。

【0018】続いて、キャリア材とパリア材の帯材の複合箔材(12)と、配線形成材(3)とを、図3に示す複合箔製造装置(16)の圧延室(14)内の金属箔巻き出しコイル(7)としてそれぞれセットされ、真空ポンプ(13)によって真空とされる。次に、巻き出しコイル(7)から巻き出された金属箔(8)は、エッチング室(15)内に設置された接合面活性化装置(10)で、たとえばマグネトロンスパッタ法や、反応性イオン

エッチング法などで接合面の活性化処理を施され、圧延 ロール(11)によって圧着され、積層接合された複合 箔材(12)は、複合箔巻き取りコイル(9)により巻 き取られ、キャリア材とパリア材の帯状の複合箔材と配 線形成材の接合が終了し、帯状の転写法用複合箔材 (6)となる。

【0019】続いて、配線の形成工程の一例を説明する。図1 (C)に示すように、転写法用複合箔材(6)の配線形成材上に、ドライフィルムレジスト(4)をラミネートし、露光、現像によって図1(d)のような所望のレジストパターンを形成した後、配線形成材を選択エッチする。(図1(e)として示す)続いて、配線形成材(3)上に残留するドライフィルムレジスト(4)を除去し(図1(f)として示す)、約150℃に加熱された半導体封止用エポキシ樹脂(5)に配線形成材(3)側を圧着する。(図1(g)として示す)次に、キャリア材(1)を選択エッチで除去後、パリア材(2)を選択エッチで除去し、配線の転写が完了する。【0020】本発明の配線形成材は、圧延箔となっているため、転写完了後の配線部表面、断面顕微鏡観察で、ピンホールの発生は確認できなかった。

#### [0021]

【発明の効果】本発明によれば配線部のピンホールの発生を飛躍的に改善することができ、狭ピッチの配線幅に十分に対応できることから、マルチメディア機器のデジタル化や携帯機器に求められる半導体パッケージの小型化や高速化の実用化にとって欠くことのできない技術となる。

## 【図面の簡単な説明】

【図1】本発明の転写法用複合箔材の製造工程の一例を 示す断面模式図である。

【図2】比較例の転写法用複合箔材の製造工程を示す断 面模式図である。

【図3】本発明の複合箔材の製造装置の一例を示す断面 模式図である。

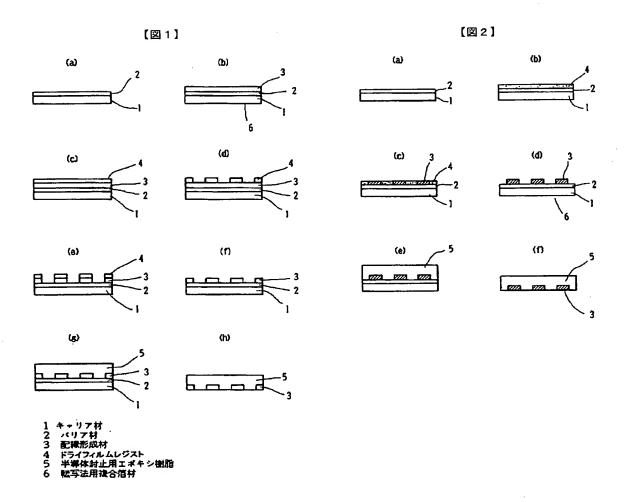
#### 【符号の説明】

1. キャリア材、2. バリア材、3. 配線形成材、4. ドライフィルムレジスト、5. 半導体用エポキシ樹脂、

6. 転写法用複合箔材、7. 金属箔巻き出しコイル、

8. 金属箔、9. 複合箔巻き取りコイル、10. 接合面 活性化装置、11. 圧延ロール、12. 複合箔材、1

3. 真空ポンプ、14. 圧延室、15. エッチング室、
16. 複合箔材製造装置



| 13 東空ポンプ | 13 東空ポンプ | 13 東空ポンプ | 13 東空ポンプ | 14 圧延室 | 14 圧延室 | 15 複合箔製造装置 | 12 複合箔材